

ОБ ЭКОНОМИЧНОСТИ ОДНОРОДНЫХ ВЫЧИСЛИТЕЛЬНЫХ СИСТЕМ
И ВЫЧИСЛИТЕЛЬНЫХ МАШИН

Л.С. Шум

Сопоставляются экономичности однородных вычислительных систем (OBC) [1] и вычислительных машин (VM) для различных диапазонов производительности и условий. Исходными берутся зависимости стоимости и производительности VM, выраженные технологическими кривыми [2,3,4].

В работе [2] определено аналитическое выражение части технологической кривой в области производительности $\Pi_1 < \Pi < \Pi_2$

$$\Pi = (\kappa C)^{\alpha}, \quad (I)$$

где константы $\alpha \geq 2$ и κ определяют конкретную технологическую кривую; Π - производительность, опер/сек; стоимость $C = \frac{C'}{\tau_m}$, здесь C' - полная сумма затрат на разработку, изготовление и эксплуатацию за время морального износа τ_m [4]. Указанный диапазон производительности для разных кривых простиряется от Π_1 (единицы опер/сек) до Π_2 ($10^3 - 10^7$ опер/сек). Совершенствование технологии увеличивает Π_2 .

Пусть $D = \frac{\Pi}{C}$ - экономичность вычислительного средства, цена эффективного быстродействия по Глушкову [5]. В указанном диапазоне для VM на основании (I) она равна

$$\mathcal{D} = \kappa \Pi^{1-\frac{1}{\alpha}} > 0,$$

$$\frac{d\mathcal{D}_{BM}}{d\Pi} = (1 - \frac{1}{\alpha}) \kappa \Pi^{-\frac{1}{\alpha}} > 0 \text{ и } \frac{d^2\mathcal{D}_{BM}}{d\Pi^2} = -\frac{1}{\alpha}(1 - \frac{1}{\alpha}) \kappa \Pi^{-\frac{1}{\alpha}-1} < 0.$$

Исходя из характера технологической кривой, можно определить, что в некоторой точке Π_3 экономичность достигает своего максимального значения \mathcal{D}_3 , то есть $\frac{d\mathcal{D}_3}{d\Pi} = 0$. Для $\Pi > \Pi_3$ $\mathcal{D}_{BM} < \mathcal{D}_3$ и $\frac{d\mathcal{D}_{BM}}{d\Pi} < 0$.

Экстраполяция рассмотренных зависимостей на будущую технологию связана с определенным риском.

Рассмотрим ОВС из N элементарных машин (ЭМ).

Любую ВМ можно использовать в качестве ЭМ системы, произведя дополнительные затраты ΔC . Следовательно, стоимость ОВС

$$C_{OVC} = N(C_{BM} + \Delta C) = NC_{EM}.$$

Рассматривая ОВС как ВМ, у которой объем оперативной памяти и скорость обмена по каналам связи с внешними устройствами в N раз больше, а время выполнения каждой операции процессором в N раз меньше, чем у ЭМ, и, используя методику работы [2] для определения производительности, получим

$$\frac{\Pi_{OVC}}{\Pi_{EM}} < N^{i+1}, \quad (2)$$

где $i \leq 0,5$ зависит от вида обработки информации на ВМ.

Естественно, самой методике свойственны некоторые ограничения [6], что снижает общность рассмотрения.

Из (2) для ОВС

$$\mathcal{D}_{OVC} = \frac{\Pi_{OVC}}{C_{OVC}} < \frac{N^{i+1}\Pi_{EM}}{NC_{EM}} = N^i \mathcal{D}_{EM}.$$

Для ВМ, стоимость которой $C_{BM} = NC_{EM}$,

$$\Pi_{BM} = (\kappa NC_{EM})^\alpha, \quad \mathcal{D}_{BM} = \kappa^\alpha (NC_{EM})^{\alpha-1}.$$

Беря в качестве верхней оценки $\tilde{\mathcal{D}}_{OVC} = N^i \mathcal{D}_{EM}$ и сравнивая

ее значение с \mathcal{D}_{BM} , получим:

$$\frac{\tilde{\mathcal{D}}_{OVC}}{\mathcal{D}_{BM}} = \frac{N^i \mathcal{D}_{EM}}{\kappa^\alpha N^{\alpha-1} C_{EM}^{\alpha-1}} = N^{i-\alpha+1} < 1,$$

поскольку $\alpha > i+1 (Q \geq 2)$, а $N \neq 1$.

Это отношение уменьшается с ростом α и N . Например, для $\alpha = 2$ при $N = 2$ оно составляет $\sim 0,7$ при $N = 4 = 0,5$, а при $N = 16$ уже 0,25.

Однако удовлетворение потребностей в производительности путем построения ОВС ведет к увеличению спроса на ЭМ и расширению их производства. Результатом этого является снижение стоимости ЭМ. Степень ℓ_m её необходимого снижения, когда стоимости ОВС и ВМ одинаковых производительностей равны, может быть оценена для любого фиксированного значения N_m ЭМ. Из этого числа машин строится ОВС с производительностью $\Pi_m = \Pi_{EM} N_m^{i+1}$ при стоимости $C_{OVC} = N_m C_{EM} / \ell_m$. Традиционным способом та же производительность при той же стоимости дает ВМ, для которой $\Pi_m = (\kappa C_{OVC})^\alpha$. Так как $\Pi_{EM} = (\kappa C_{EM})^\alpha$, то

$$(\kappa C_{OVC})^\alpha = \Pi_{EM} N^{i+1} \quad \text{или} \quad (\kappa C_{OVC})^\alpha = (\kappa C_{EM})^\alpha N_m^{i+1}$$

$$C_{EM} : C_{OVC} = N_m^{-\frac{i+1}{\alpha}} \quad \text{и} \quad \ell_m = N_m \frac{C_{EM}}{C_{OVC}} = N_m^{\frac{\alpha-i-1}{\alpha}}$$

Если это соотношение действительно соблюдено на интервале $\Pi_{EM} \leq \Pi \leq \Pi_m$, то любая ОВС с Π из $N < N_m$ ЭМ будет экономичнее ВМ традиционного типа той же производительности. Конечно, интервалы $\Pi_{EM} \leq \Pi \leq \Pi_m$ могут принимать на технологической кривой различные значения (в том числе и нулевые), что определяется ℓ .

Кроме того, ряд качеств, которыми обладают ОВС, могут оказаться полезными в определенных областях применения и дать соответствующий эффект. Как наиболее важные, могут быть указаны возможности повышения надежности, распределения оборудования в пространстве, наращивания производительности.

До сих пор предполагалась непрерывность технологической кривой, но реально только некоторому числу ее точек соответст-

вуют существующие ВМ. Пронумеруем эти точки в направлении возрастания производительности Π . При этом $\Pi_i < \Pi_{i+1}$, где i - номер рассматриваемой точки.

При условии $\Pi_i < \Pi < \Pi_{i+1}$ производительность Π может быть достигнута при помощи:

- 1) ВМ с производительностью $\frac{\Pi}{\Pi_{i+1}}$,
- 2) ОВС с производительностью $\Pi = n_i \Pi_i$, где Π_i - производительность, а n_i - число ЭМ.

Первый путь связан с потерями поделовой мощности ВМ. Второй - с оценкой максимально допустимого значения для $n_i = \frac{\Pi}{\Pi_i}$.

Очевидно, что ОВС должна удовлетворять условию большой экономичности:

$$\mathcal{D}_{\text{OVC}} > \mathcal{D}'_{i+1} = \frac{\Pi}{C_{i+1}}$$

Так как из (I) следует, что

$$\left(\frac{C_{i+1}}{C_i}\right)^a = \frac{\Pi_{i+1}}{\Pi_i},$$

то

$$\mathcal{D}'_{i+1} = \frac{n_i}{\sqrt[a]{\frac{\Pi_{i+1}}{\Pi_i}}} \cdot \mathcal{D}_{\text{OVC}}$$

Отсюда

$$n_i < \sqrt[a]{\frac{\Pi_{i+1}}{\Pi_i}}$$

и принимает любое значение из набора $0,2,3,\dots, n_i^o$.

При $\Pi > n_i \Pi_i$ рассматривается возможность организации ОВС с производительностью $n_{i-1} \Pi_{i-1}$ из n_{i-1} ЭМ. Если $\Pi > n_i \Pi_i + \dots + n_{i-j} \Pi_{i-j}$, то рассматривается организация следующей ОВС и т.д. Условием организации очередной $(j+1)$ -й ОВС будет:

$$\Pi > \sum_{k=0}^j n_{i-k} \Pi_{i-k},$$

где $j = 0,1,2,\dots, i-1$. Объединение всех полученных ОВС дает одну вычислительную систему, экономичность которой выше экономичности $(i+1)$ -й ВМ при данной загрузке, что следует из самого процесса построения ОВС.

Если для $(i+1)$ -й точки справедливо

$$\sum_{k=0}^j n_{i-k}^o \neq 0, \quad (3)$$

то определяется значение производительности

$$\Pi_i^o = \sum_{k=0}^j n_{i-k}^o \Pi_{i-k}$$

При этом загрузка $(i+1)$ -й ВМ для экономичной эксплуатации должна удовлетворять условию:

$$\Pi_{i+1} > \Pi_i^o.$$

Следовательно, в диапазоне производительности $\Pi_i < \Pi < \Pi_{i+1}$ в принципе возможны обстоятельства, при которых ОВС экономичнее ВМ.

В диапазоне $\Pi_i < \Pi < \Pi_3$ сравнение рассматриваемых способов затруднено отсутствием для технологических кривых аналитического выражения типа (I). Но так как $\frac{d \mathcal{D}_{\text{VM}}}{d \Pi}$ здесь убывает до нуля в Π_3 , а \mathcal{D}_{OVC} из любой точки сохраняет свой рост, то ясно, что существует точка, начиная с которой выполняется условие $\mathcal{D}_{\text{OVC}} > \mathcal{D}_{\text{VM}}$, которое справедливо и для $\Pi \geq \Pi_3$.

Таким образом, в пределах, очерченных ограничениями использованных методов определения производительности и стоимости вычислительных средств, ОВС всегда экономичнее ВМ в диапазоне высокой производительности ($10^7 - 10^8$ опер/сек и выше). В диапазоне меньшей производительности ОВС также могут быть экономичнее при определенных обстоятельствах.

ЛИТЕРАТУРА

1. Э.В. ЕВРЕИНОВ, Ю.Г. КОСАРЕВ. Однородные универсальные вычислительные системы высокой производительности. Новосибирск, "Наука" СО, 1966
2. К.К. KNIGHT. Changes in Computer Performance. - Datamation, 1966, vol.12, N 9, p. 40.

3. K.E.KNIGHT. Evolving Computer Performance, 1963 + 1967. - Datamation, 1968, vol.14, N 1, p. 31.
4. В.М. ЗАХАРОВ. Оптимизация структуры вычислительной системы - Труды I Всесоюзной конференции по вычислительным системам, Новосибирск, 1968, вып.1, стр. 99-109.
5. В.М. ГЛУШКОВ. Синтез цифровых автоматов. Изд-во Физ. - мат. литературы, М., 1962.
6. P.CALINGART. System Performance Evaluation: Survey and Appraisal.- Communications of the ACM, 1967, v.10, N 1.

Поступила в редакцию
10. IV. 1969